

概述与特点

UC2845是开关电源用电流控制方式的脉宽调制集成电路。与电压控制方式相比在负载响应和线性调整度等方面有很多优越之处。有 SOP8、DIP8 封装形式。

该电路主要特点有：

- 内含欠电压锁定电路
- 低起动电流（典型值为 70uA）
- 稳定的内部基准电压源
- 大电流推挽输出（驱动电流达 1A）
- 工作频率可到 500kHz
- 自动负反馈补偿电路
- 双脉冲抑制
- 较强的负载响应特性

封装形式：

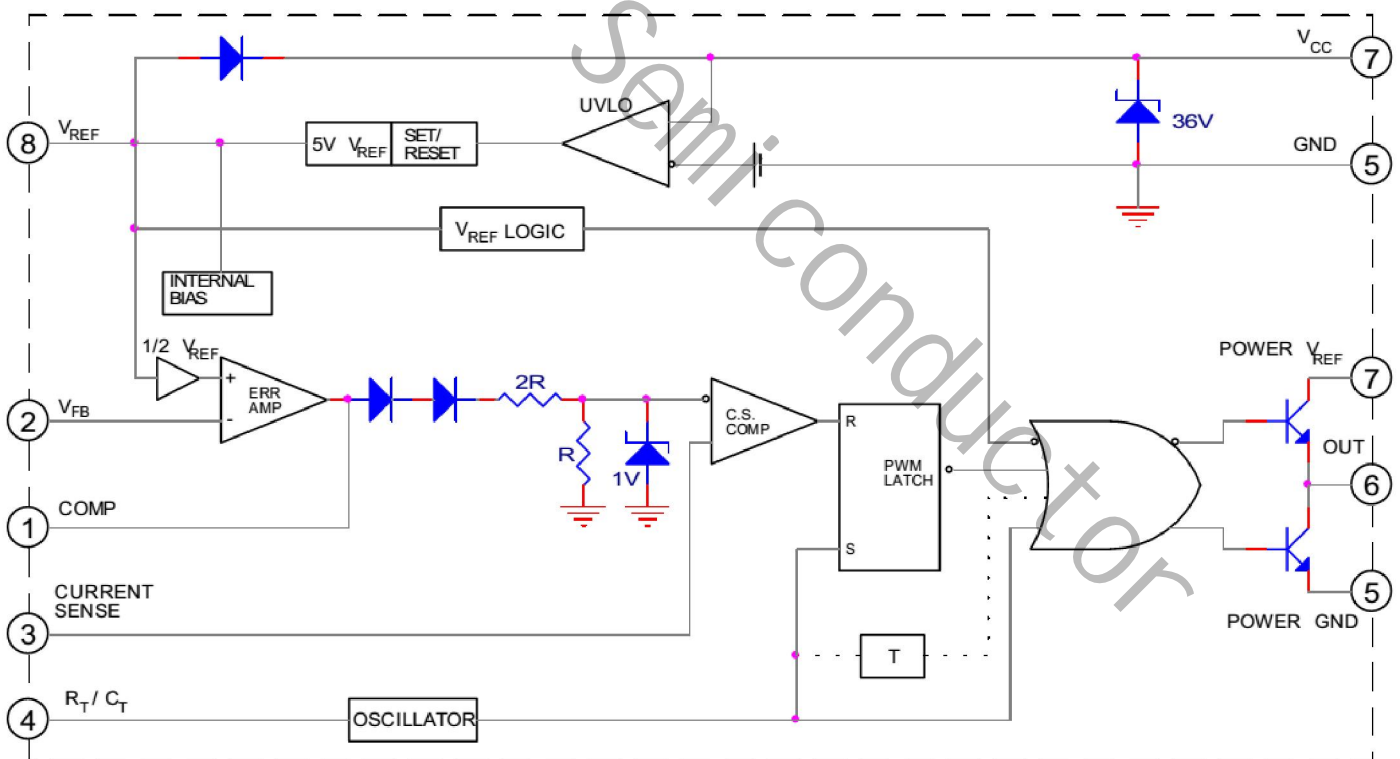


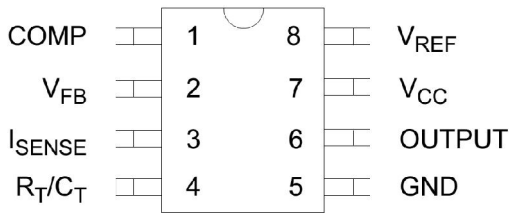
SOIC-8



DIP-8

方框图



引出端功能


序号	符号	功能	序号	符号	功能
1	COMP	比较端	5	GND	地
2	V _{FB}	负反馈	6	OUTPUT	输出
3	I _{SENSE}	电流灵敏度	7	V _{CC}	电源
4	R _T /C _T	振荡端	8	V _{REF}	参考电压

最大额定值 (除非特别说明外, T_{amb}=25°C)

参数名称	符号	数值	单位
电源电压	V _{CC}	30	V
输出电流	I _O	±1	A
误差放大器电流	I _{sink} (EA)	10	mA
误差放大器输入电压	V _{in} (EA)	-0.3 ~ +6.3	V
功耗	PD(DIP)	1	W
工作环境温度	T _{amb}	-40 ~ +85	°C
存储温度	T _{stg}	-55 ~ 150	°C

电特性 (除非特别说明外, V_{CC}=15V, R_T=10kΩ, C_T=3.3nF, T_{amb}=0°C ~ 70°C)

参数名称	符号	测试条件	最小	典型	最大	单位
基准电源部分						
基准电压	V _{REF}	T _j =25°C, I _{REF} =1mA	4.90	5.00	5.10	V
线性调整率	ΔV _{REF}	12V ≤ V _{CC} ≤ 25V		6	20	mV
负载调整率	ΔV _{REF}	1mA ≤ I _{REF} ≤ 20mA		6	25	mV
短路输出电流	I _{SC}	T _{amb} =25°C	-30	-100	-180	mA
振荡部分						
振荡频率	f _{OSC}	T _j =25°C	47	52	57	kHz
频率电压特性	Δf/ΔV _{CC}	12V ≤ V _{CC} ≤ 25V		0.05	1	%
振荡幅度	V _(OSC)	4脚峰峰值		1.6		V _{pp}
误差放大器部分 (EA)						
输入偏置电流	I _{BIAS}			-0.1	-2	μA
输入电压	V _{in(EA)}	V ₁ =2.5V	2.42	2.50	2.58	V
开环电压增益	G _{VO}	2V ≤ V _O ≤ 4V	60	90		dB
电流抑制比	PSRR	12V ≤ V _{CC} ≤ 25V	60	70		dB
输出灌电流	I _{SINK}	V ₂ =2.7V, V ₁ =1.1V	2	6		mA
输出吸电流	I _{SOURCE}	V ₂ =2.3V, V ₁ =5V	-0.5	-0.8		mA
输出高电平	V _{OH}	V ₂ =2.3V, R _L =15kΩ to GND	5	6		V
输出低电平	V _{OL}	V ₂ =2.7V, R _L =15kΩ to Pin8		0.7	1.1	V

电流灵敏度部分

增益	G_V		2.85	3	3.15	V/V
最大输入信号	$V_{I(MAX)}$	$V_1=5V$	0.9	1	1.1	V
电源抑制比	PSRR	$12V \leq V_{CC} \leq 25V$		70		dB
输入偏置电流	I_{BIAS}			-2	-10	μA

输出部分

输出低电平	V_{OL}	$I_{SINK}=20mA$		0.1	0.4	V
		$I_{SINK}=200mA$		1.5	2.2	V
输出高电平	V_{OH}	$I_{SOURCE}=20mA$	13	13.5		V
		$I_{SOURCE}=200mA$	12	13.0		V
上升时间	t_r	$C_L=1nF$		50	150	ns
下降时间	t_f	$C_L=1nF$		50	150	ns

UVL 电路

起动阈值	$V_{TH(ST)}$		7.8	8.4	9.0	V
最小动作电压	$V_{OPR(MIN)}$		7.0	7.6	8.2	V

PWM 部分

最大占空比	$D_{(MAX)}$		47	48	50	%
最小占空比	$D_{(MIN)}$				0	%

电流

起动电流	I_{ST}			70	120	μA
动作电源电流	$I_{CC(OPR)}$	$V_3=V_2=0V$		11	17	mA
Zener 电压	V_Z	$I_{CC}=25mA$		34		V

基础测试电路
